



東邦大学

いのち  
生命の科学で未来をつなぐ

# 配列と指標アドレッシング

# 配列と指標アドレッシングが つながっている という話をします

指標アドレッシング =  
(別名) インデックス・アドレッシング



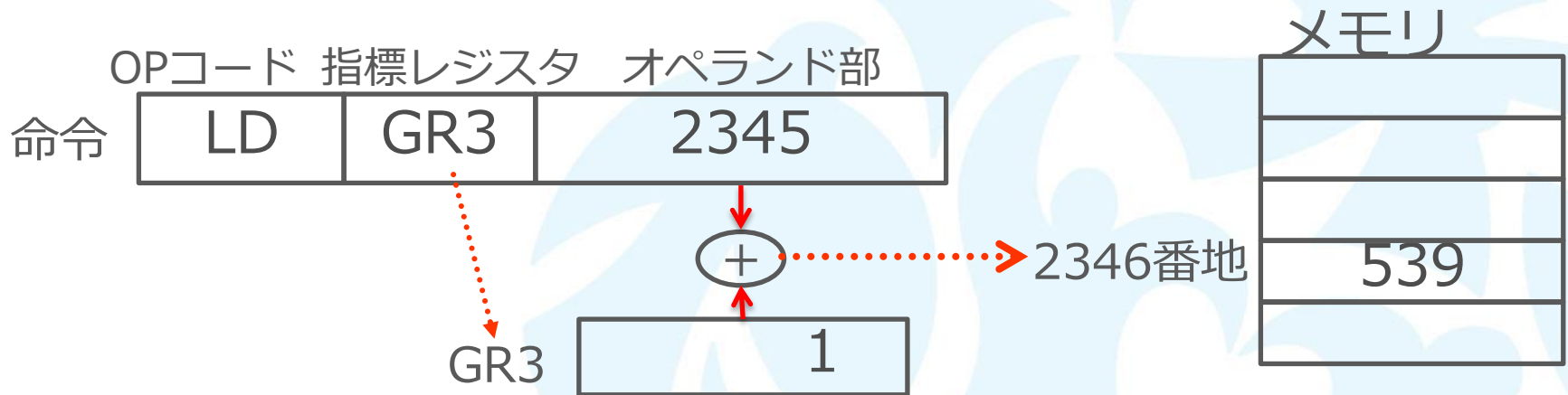
# 指標アドレッシングの復習

命令に書いてある値 + 指標レジスタの中身  
を実効アドレスだとみなす



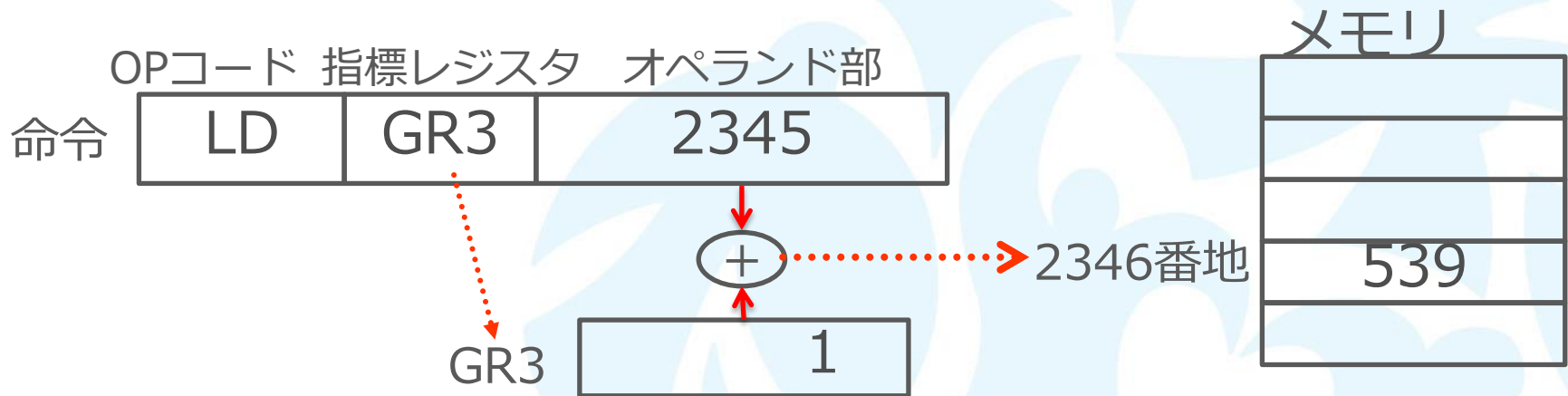
# 指標アドレッシングの復習

命令に書いてある値 + 指標レジスタの中身を  
実効アドレスだとみなす



# 指標アドレッシングの復習

命令に書いてある値 + 指標レジスタの中身を  
を実効アドレスだとみなす



命令に書かれた値 2345 と、  
指標レジスタの中身 1 の和 2346 を実効アドレス  
として、メモリの2346番地の中身(539)をアクセス

# 配列の話

配列とは？



# 配列の話

配列とは？

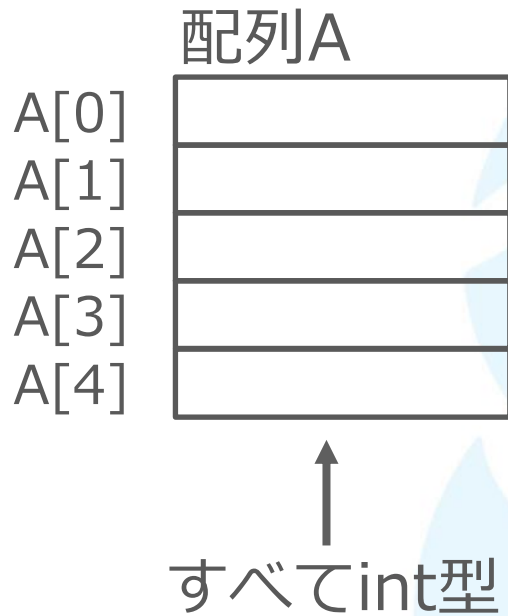
同じ型（例えばint型）の要素が並んでいる



# 配列の話

配列とは？

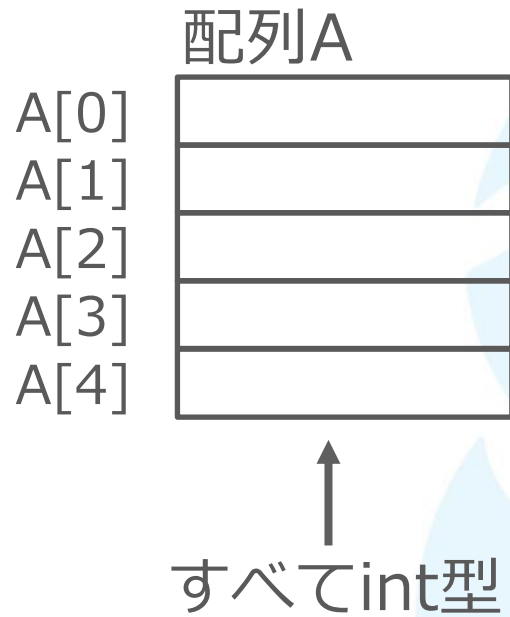
同じ型（例えばint型）の要素が並んでいる





# 配列の話

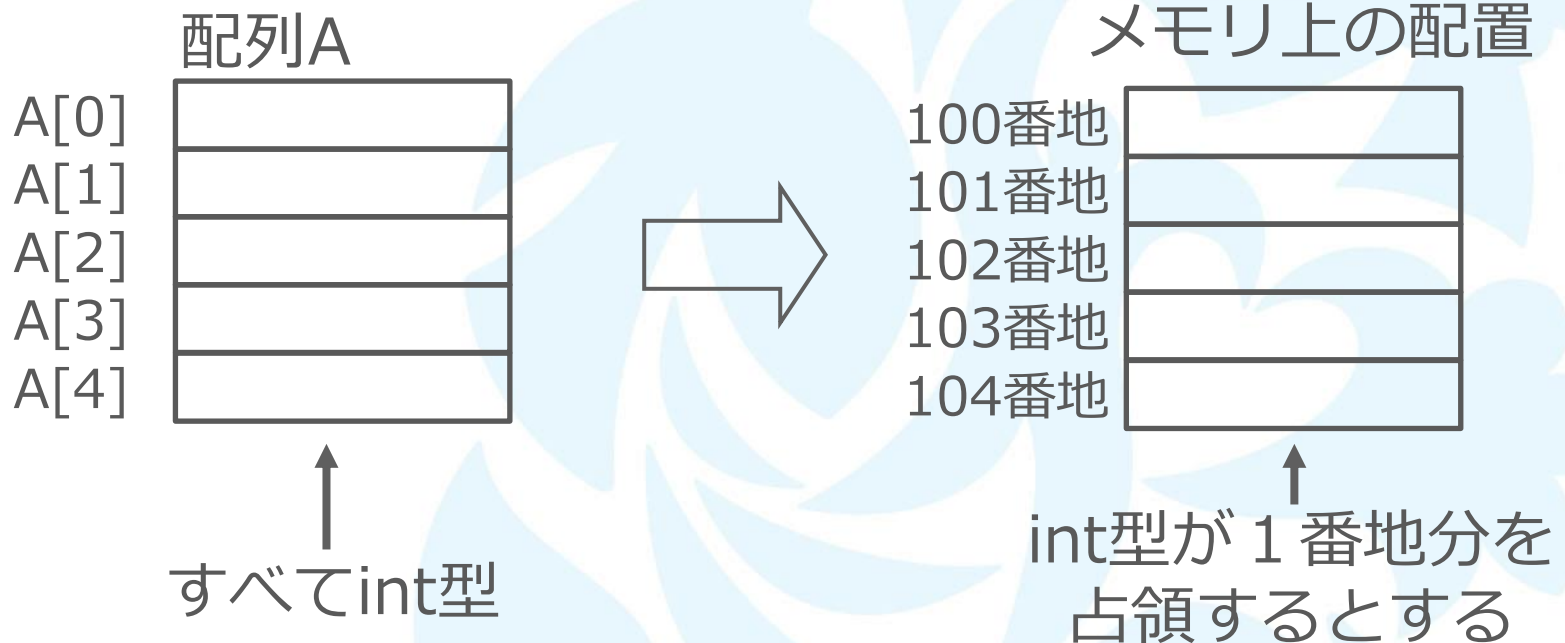
メモリ上には？



# 配列の話

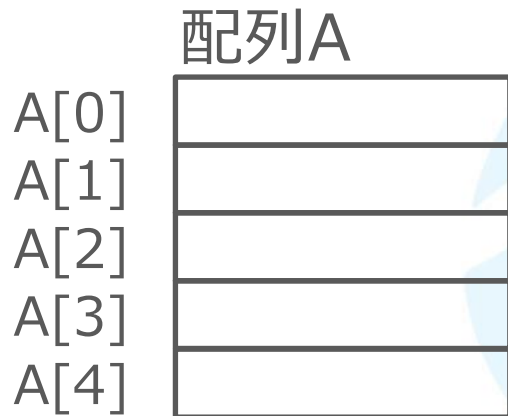
メモリ上には？

連続した領域に確保する



# (脱線) ~ 忘れていい

配列の要素が1番地分でなかったら？  
例えばdoubleとか、複雑な型とか



1つの配列要素が  
4番地分を占領する時は



メモリ上の配置



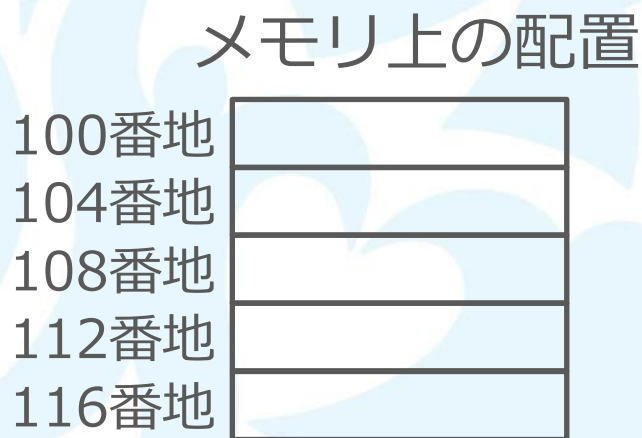
アドレスが4つずつ  
進むようになる



# (脱線) ~ 忘れていい

おまけ：最近のプロセッサでは

メモリ上のアドレスはバイト(8ビット)単位で  
**int型**は4バイトなので、4番地分占領する



↑  
1つの配列要素が  
**4番地分**を占領する時は

↑  
アドレスが**4つずつ**  
進むようになる



東邦大学

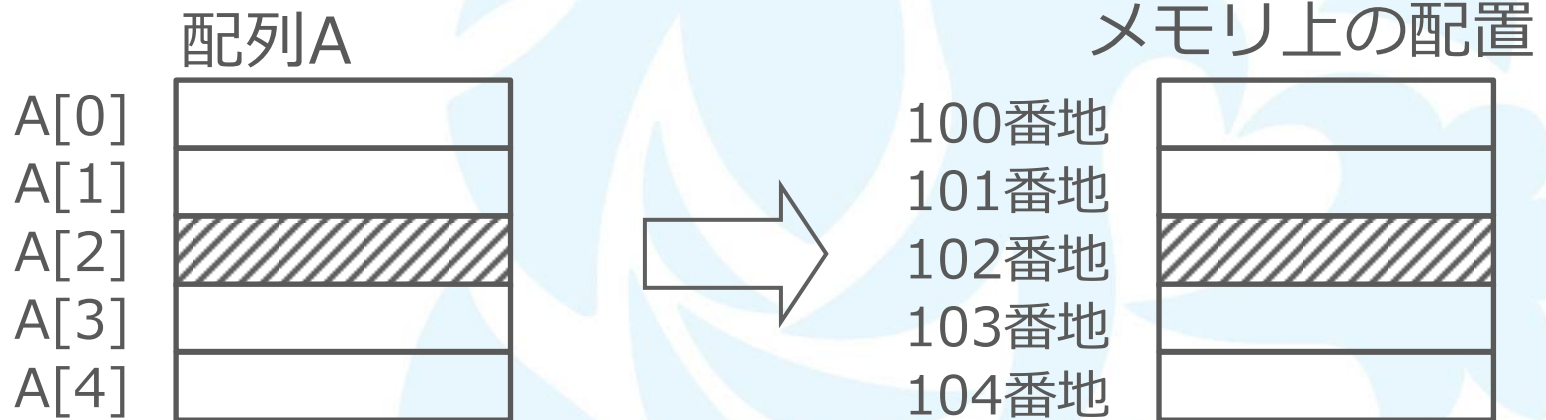
# 話を戻そう

配列要素A[2]にアクセスしたい  
どうする？



# 配列へのアクセス

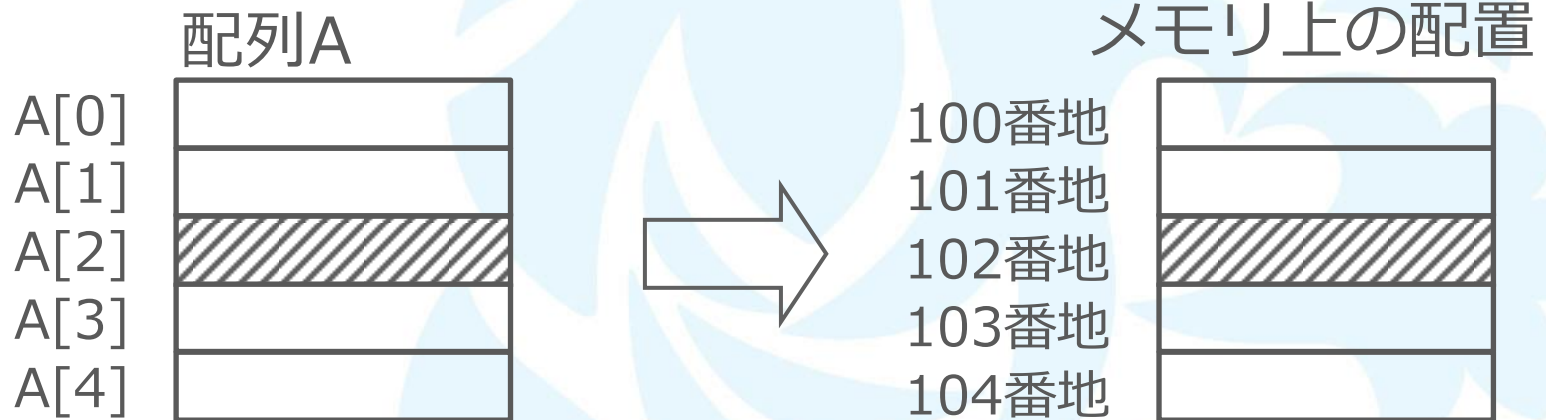
A[2]にアクセスしたい、どうする？



# 配列へのアクセス

A[2]にアクセスしたい、どうする？

配列Aの先頭アドレス（100番地）+  
配列内の変位 [2] を足したアドレス  
102番地をアクセスすればよい



# 配列へのアクセス

A[2]にアクセスしたい、どうする？

配列Aの先頭アドレス (100番地) +  
配列内の変位 [2] を足したアドレス  
102番地をアクセスすればよい

指標アドレスを使えばいい



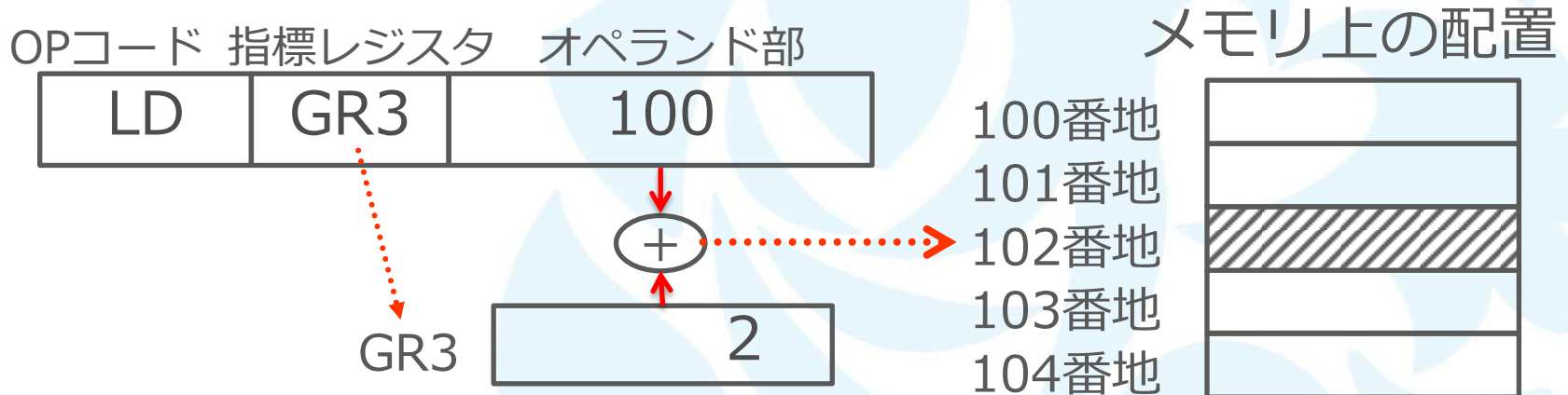


# 配列へのアクセス

A[2]にアクセスしたい、どうする？

配列Aの先頭アドレス (100番地) +  
配列内の変位 [2] を足したアドレス  
102番地をアクセスすればよい

指標アドレスを使えばいい

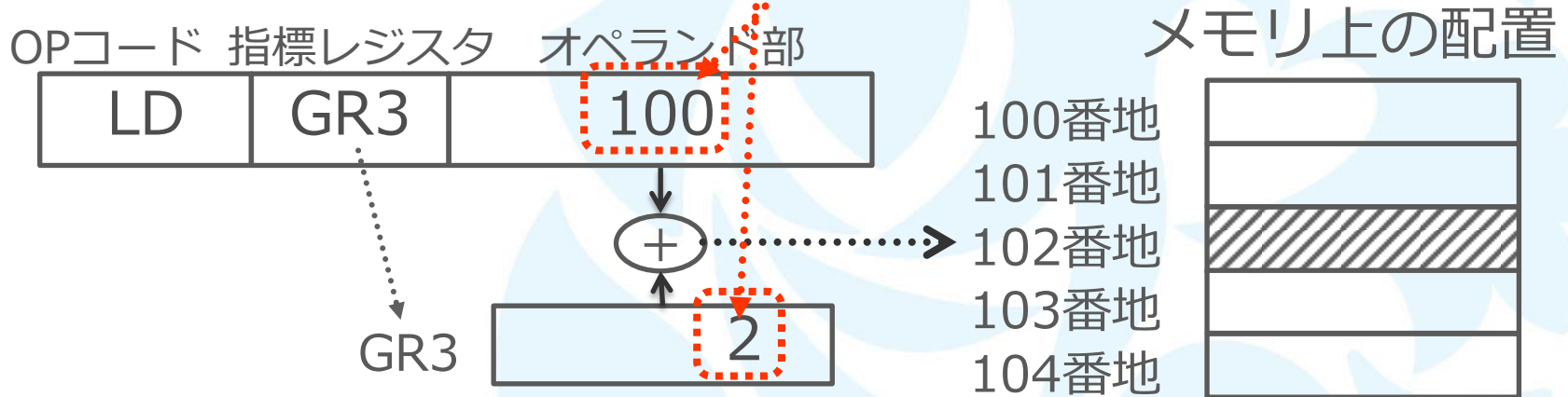


# 配列へのアクセス

A[2]にアクセスしたい、どうする？

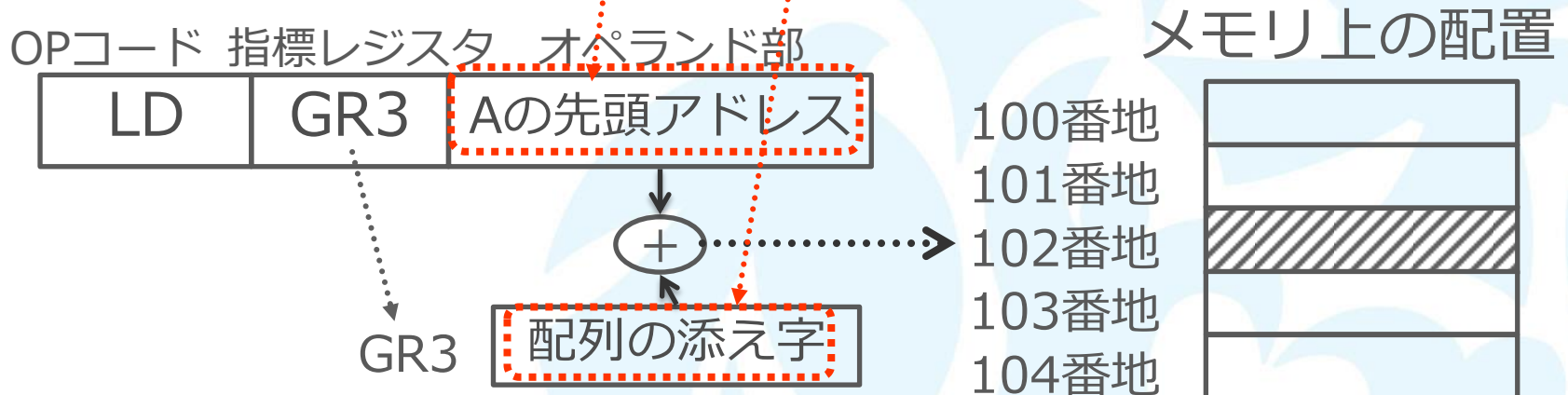
配列Aの先頭アドレス (100番地) +  
配列内の変位 [2] を足したアドレス  
102番地をアクセスすればよい

指標アドレスを使えばいい

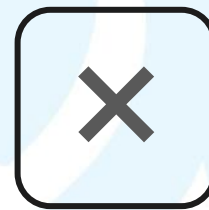
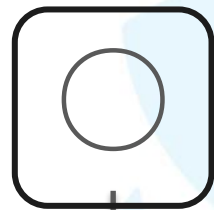


# 配列へのアクセス

要するに、A[2]にアクセス



配列と指標アドレスの関係が  
わかりましたか？



↓  
次へ

# プログラムを作ってみよう



# プログラム例

配列Aで、 $A[2]$ にアクセス

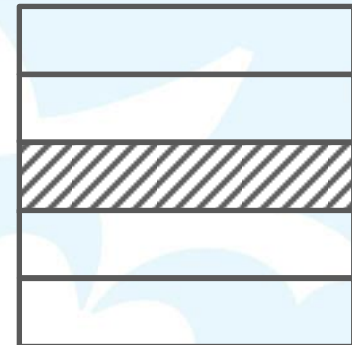


# プログラム例

配列Aで、A[2]にアクセス

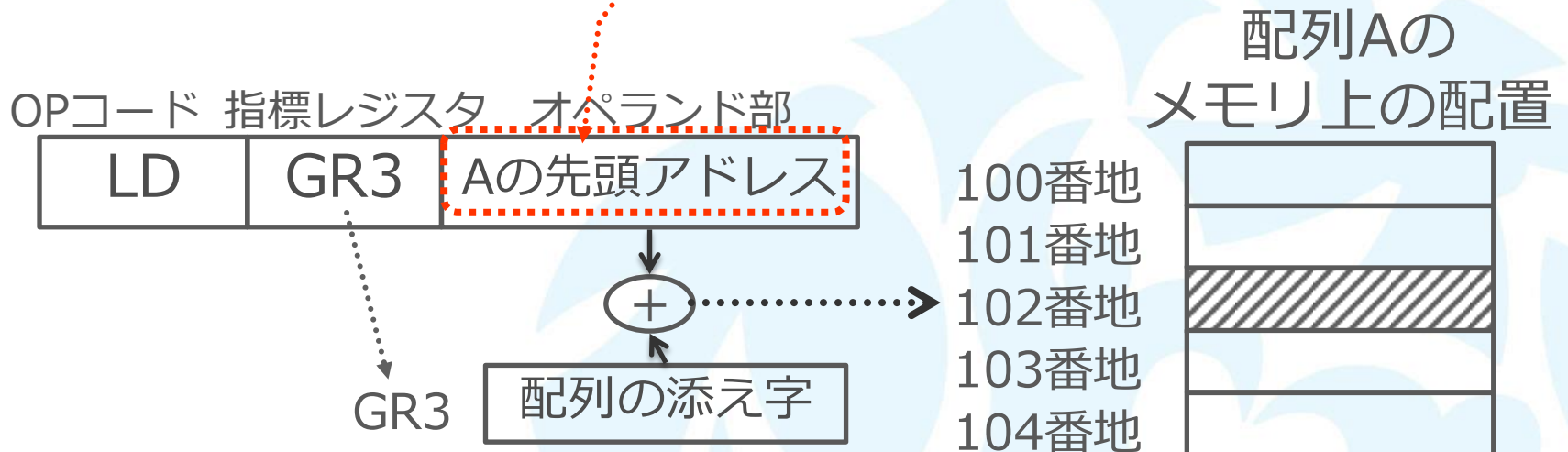
配列Aの  
メモリ上の配置

100番地  
101番地  
102番地  
103番地  
104番地



# プログラム例

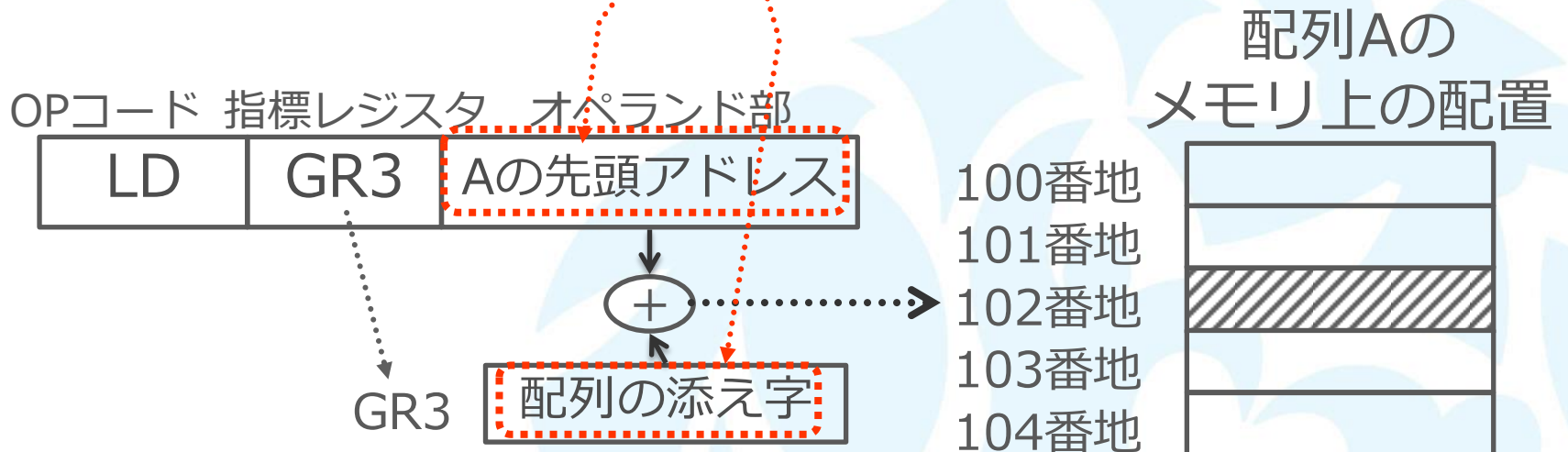
配列Aで、A[2]にアクセス





# プログラム例

配列Aで、A[2]にアクセス



# プログラム例

配列Aで、A[2]にアクセス

LAD GR3, 2      GR3を指標レジスタとして使おう  
GR3に値2を入れた

LD GR4, A, GR3    Aは配列Aの先頭アドレス（100）  
これで100+2番地をGR4へロード

STするのでも  
同じこと

OPコード    指標レジスタ    オペランド部



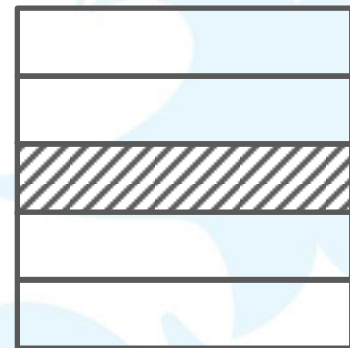
GR3



+

100番地  
101番地  
102番地  
103番地  
104番地

配列Aの  
メモリ上の配置



# プログラム例

配列AのA[0]からA[9]までを加算



# プログラム例

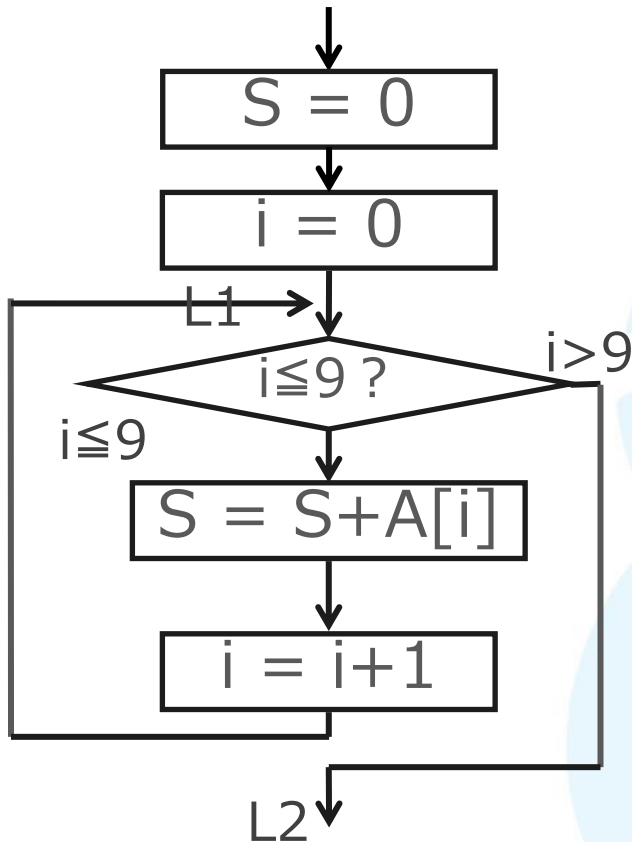
配列AのA[0]からA[9]までを加算

```
S = 0;  
for (i=0; i≤9; i++) S=S+A[i];
```



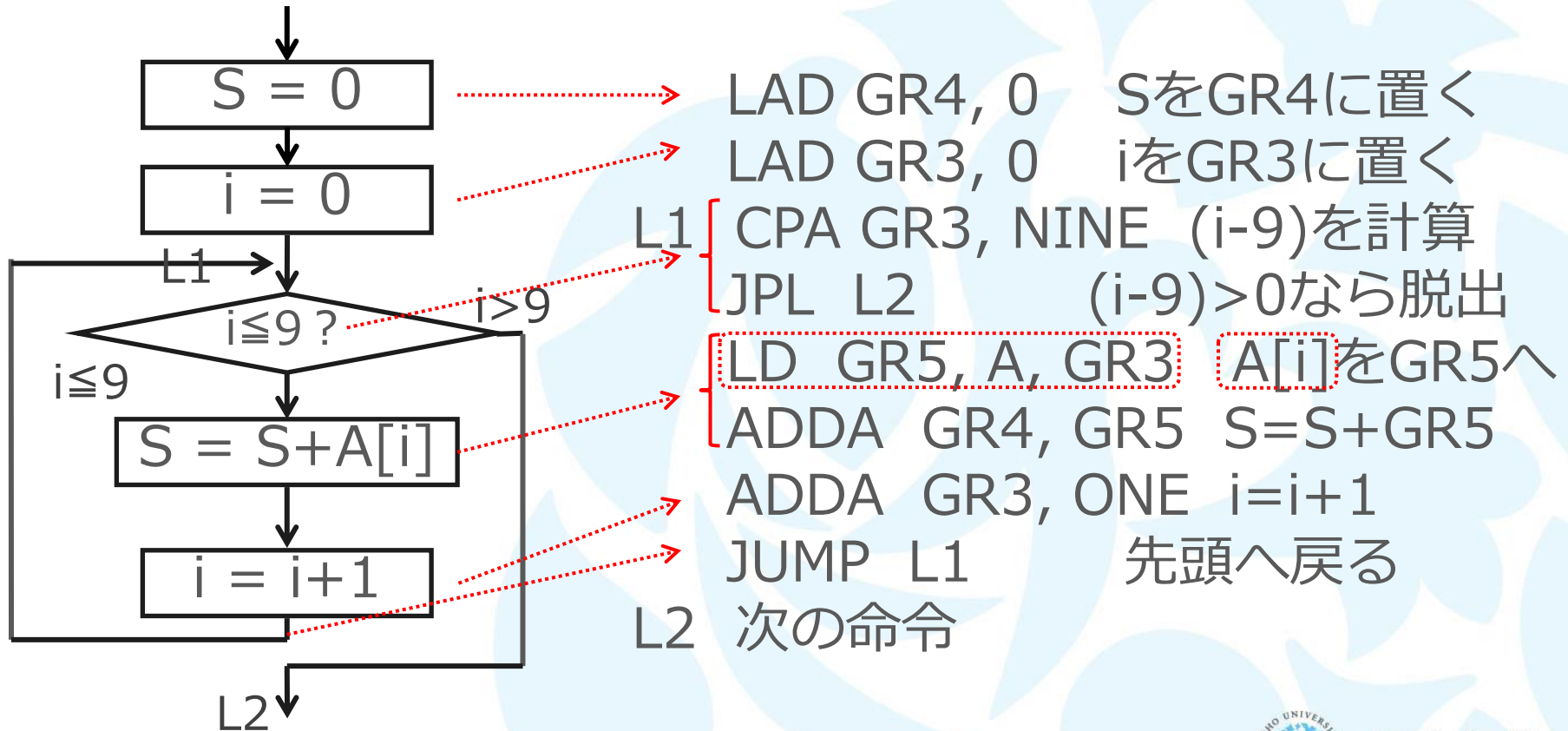
# プログラム例

```
S = 0;  
for (i=0; i ≤ 9; i++) S=S+A[i];
```



# プログラム例

```
S = 0;  
for (i=0; i≤9; i++) S=S+A[i];
```



# プログラム例

配列AのA[0]からA[9]までゼロクリア



# プログラム例

配列AのA[0]からA[9]までゼロクリア

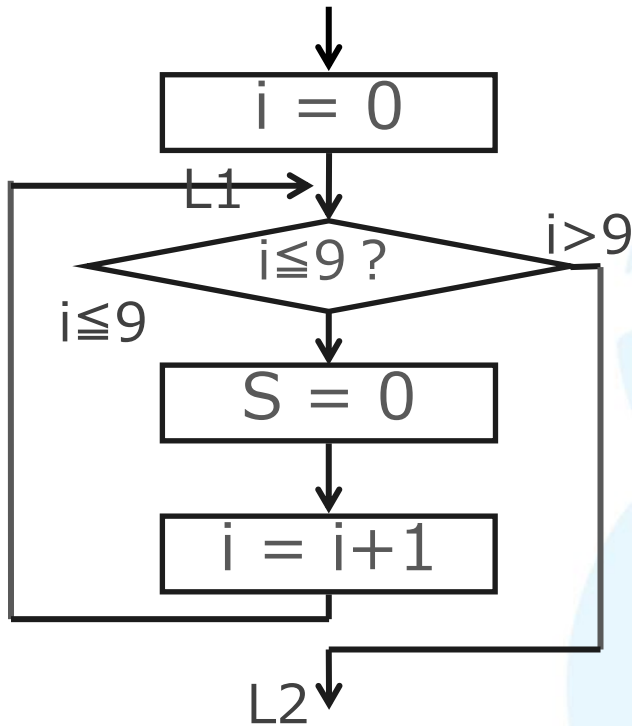
```
for (i=0; i≤9; i++) S= 0;
```





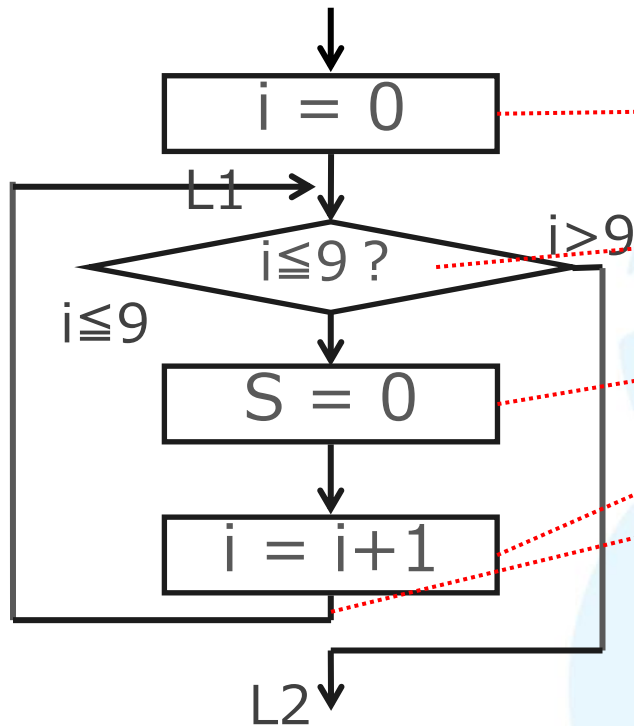
# プログラム例

```
for (i=0; i≤9; i++) S=0;
```



# プログラム例

```
for (i=0; i≤9; i++) S=0;
```



LAD GR4, 0    0をGR4に置く  
LAD GR3, 0    iをGR3に置く  
L1 { CPA GR3, NINE    (i-9)を計算  
     JPL L2            (i-9)>0なら脱出  
     ST GR4, A, GR3    0をA[i]へ  
     ADDA GR3, ONE    i=i+1  
     JUMP L1            先頭へ戻る  
L2 次の命令

# プログラム例

配列A[0]~A[9]をB[0]~B[9]にコピー



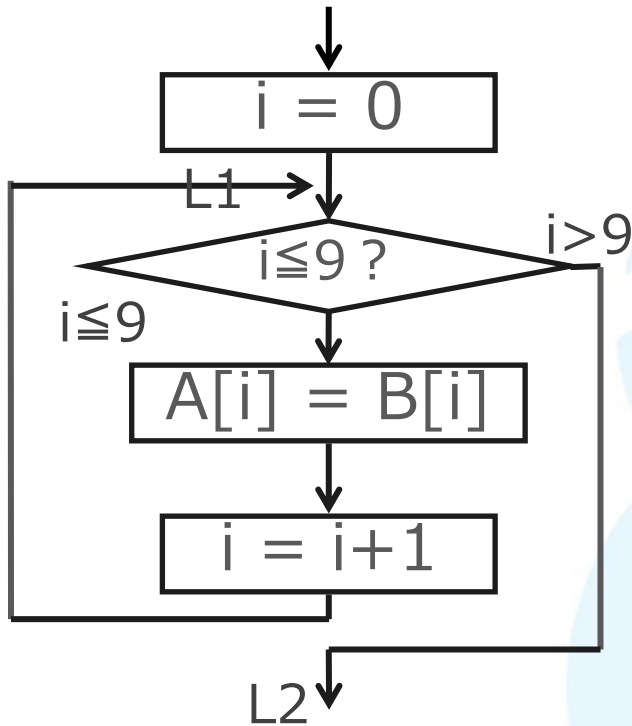
# プログラム例

配列A[0]~A[9]をB[0]~B[9]にコピー

```
for (i=0; i≤9; i++) B[i]=A[i];
```

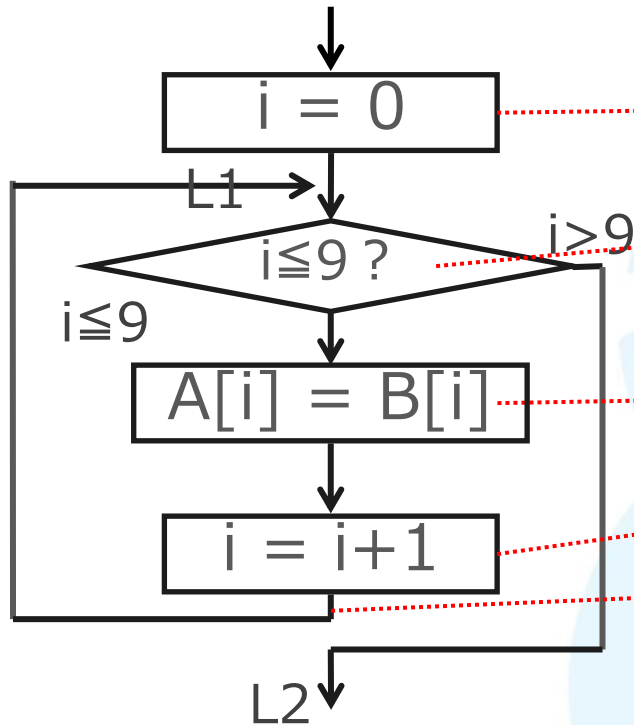
# プログラム例

```
for (i=0; i≤9; i++) B[i]=A[i];
```



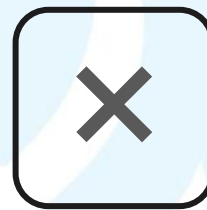
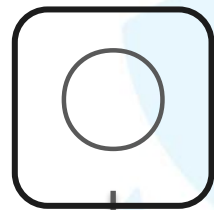
# プログラム例

```
for (i=0; i≤9; i++) S=0;
```



LAD GR4, 0    0をGR4に置く  
LAD GR3, 0    iをGR3に置く  
L1 { CPA GR3, NINE    (i-9)を計算  
     JPL L2            (i-9)>0なら脱出  
     LD GR4, A, GR3    A[i]をGR4へ  
     ST GR4, B, GR3    GR4をB[i]へ  
     ADDA GR3, ONE    i=i+1  
     JUMP L1            先頭へ戻る  
L2 次の命令

配列のアクセスの仕方が  
わかりましたか？



↓  
次へ

# 演習課題

配列Aと配列Bを足して配列Cに格納

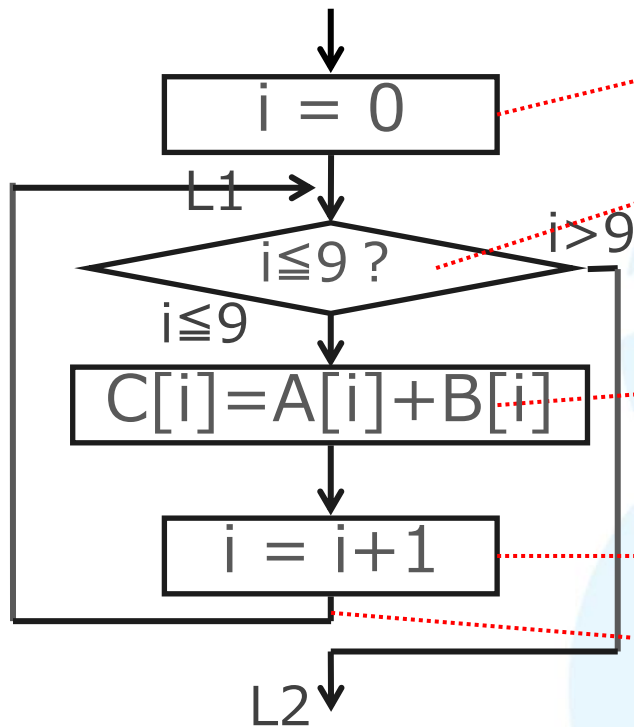
```
for (i=0; i≤9; i++) C[i]=A[i]+B[i];
```

プログラムしてみてください



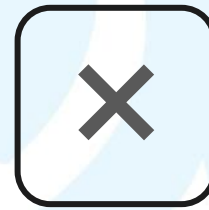
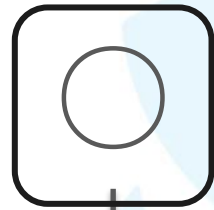
# 演習課題

for (i=0; i $\leq$ 9; i++) C[i]=A[i]+B[i];



LAD GR4, 0    0をGR4に置く  
LAD GR3, 0    iをGR3に置く  
L1 { CPA GR3, NINE    (i-9)を計算  
    JPL L2            (i-9)>0なら脱出  
LD GR4, A, GR3    A[i]をGR4へ  
LD GR5, B, GR3    B[i]をGR5へ  
ADDA GR4, GR5    GR4=GR4+GR5  
ST GR4, C, GR3    GR4をC[i]へ  
ADDA GR3, ONE    i=i+1  
JUMP L1            先頭へ戻る  
L2 次の命令

わかりましたか？



次へ

